

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Automatică și Calculatoare
1.3 Departamentul	Automatică
1.4 Domeniul de studii	Ingineria Sistemelor
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Automatică și Informatică Aplicată
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	20.00

2. Date despre disciplină

2.1 Denumirea disciplinei	Analiza și sinteza dispozitivelor numerice						
2.2 Aria de conținut	Bazele proiectării logice; Proiectare logică						
2.3 Responsabil de curs	sl. dr. ing. Florin D. Lișman – dragos.lisman@cs.utcluj.ro sl. dr. ing. Vlad C. Miclea – vlad.miclea@cs.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	sl. dr. ing. Florin D. Lișman – dragos.lisman@cs.utcluj.ro sl. dr. ing. Vlad C. Miclea – vlad.miclea@cs.utcluj.ro						
2.5 Anul de studiu	1	2.6 Semestrul	1	2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DOB/DID

3. Timpul total estimat (ore pe semestru al activităților didactice)

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	140	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					Ore
Studiul după manual, suport de curs, bibliografie și notițe					25
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					6
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					40
Tutoriat					3
Examinări					10
Alte activități.....					0
3.7 Total ore studiu individual					84
3.8 Total ore pe semestru					140
3.9 Numărul de credite					4

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Nu este cazul.
4.2 de competențe	Cunoștințe de matematică (algebră) și fizică (electricitate).

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	<ul style="list-style-type: none"> Prezența la minim 80% din cursuri este obligatorie.
5.2. de desfășurare a seminarului / laboratorului / proiectului	<ul style="list-style-type: none"> Prezența la laborator este obligatorie

6. Competențele specifice acumulate

Com petențe profesionale	din grila 2 se iau toate competențele corespunzătoare disciplinei, de exemplu: C1 - Utilizarea de cunoștințe de matematică, fizică, tehnica măsurării, grafică tehnică, inginerie mecanică, chimică, electrică și electronică în ingineria sistemelor. C2 - Operarea cu concepte fundamentale din știința calculatoarelor, tehnologia informației și comunicațiilor
	<ul style="list-style-type: none"> N/A

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> Principalul obiectiv al acestei discipline este de a le conferi studenților bazele Proiectării Logice, pentru a-i face capabili să analizeze, proiecteze și implementeze orice sistem numeric.
7.2 Obiectivele specifice	Pentru atingerea acestui scop, studenții vor învăța să: <ul style="list-style-type: none"> Analizeze și sintetizeze sisteme logice combinaționale; Analizeze și sintetizeze automate sincrone și asincrone; Aplice principii și tehnici descriptive din domeniul proiectării sistemelor numerice; Utilizeze dispozitive programabile precum FPGA-uri și PLD-uri pentru a implementa sisteme numerice; Înțeleagă problemele de temporizare din cadrul sistemelor numerice și să le studieze cu ajutorul simulării circuitelor numerice.

8. Conținuturi

8.1 Curs	Metode de predare	Observații
Introducere. Sisteme de numerație, coduri, erori	Clasice	
Reprezentarea numerelor. Aritmetica binară		
Algebra Booleană. Funcții booleene. Porți logice. Metode de reprezentare a funcțiilor și sistemelor numerice		
Metode de minimizare a funcțiilor și sistemelor de funcții booleene		
Circuite logice combinaționale. Analiza circuitelor logice combinaționale. Metode de proiectare (sinteză) a sistemelor numerice cu circuite SSI. Circuite combinaționale MSI		
Metode de proiectare a sistemelor numerice cu circuite MSI, LSI și VLSI. Hazardul combinațional		
Circuite logice secvențiale. Circuite basculante bistabile		
Aplicații ale circuitelor basculante bistabile: divizoare de frecvență, numărătoare		
Aplicații ale circuitelor basculante bistabile: registre de date, convertoare, memorii		
Metode de proiectare a sistemelor numerice cu bistabile		
Metode de proiectare a sistemelor numerice cu memorii, multiplexoare, decodificatoare, numărătoare		
Metode de proiectare a sistemelor secvențiale sincrone		
Metode de proiectare a sistemelor numerice cu dispozitive programabile (I)		
Metode de proiectare a sistemelor numerice cu dispozitive programabile (II)		

Bibliografie

1. Contemporary Logic Design, Randy H. Katz, Benjamin Cunnings / Addison Wesley Publishing Co., 1993.
2. Probleme de proiectare logică / Digital Design problems, Octavian Creț, Lucia Văcariu, UTPres, 2008.
3. Digital Design Principles and Practices, John F. Wakerly, Prentice-Hall, 2000.
4. FPGA-based System Design, Wayne Wolf, PRENTICE HALL Professional Technical Reference Upper Saddle River, NJ 07458 www.phptr.com ISBN: 0-13-142461-0.
5. Slide-uri pentru cursurile de Proiectarea dispozitivelor numerice programabile + seturi de probleme pentru studiu individual la adresa <http://users.utcluj.ro/~lucia/index.html>

8.2 Seminar / laborator / proiect	Metode de predare	Observații
Circuite logice fundamentale	Clasice, pe panouri didactice și simulator pe calculator	
Editorul schematic și simulatorul ActiveCAD (I)		
Editorul schematic și simulatorul ActiveCAD (II)		
Circuite logice combinaționale		
Circuite logice combinaționale MSI		
Mediul de dezvoltare ABEL		
Sinteza circuitelor logice combinaționale cu dispozitive logice programabile		
Circuite basculante bistabile		
Numărătoare (I)		
Numărătoare (II)		
Registre și registre de deplasare		
Familia de circuite FPGA Xilinx		
Sinteza circuitelor secvențiale sincrone cu dispozitive programabile de tip FPGA		
Colocviu		
Bibliografie		
<ol style="list-style-type: none"> 1. Analiza și sinteza dispozitivelor numerice, Îndrumător de laborator, Ediția a-3-a, L. Văcariu, O. Creț, A. Nețin, Ed. U.T. Press, Cluj-Napoca, 2009. 2. Probleme de proiectare logică / Digital Design problems, Octavian Creț, Lucia Văcariu, UTPres, 2008. 3. Contemporary Logic Design, Randy H. Katz, Benjamin Cunnings / Addison Wesley Publishing Co., 1993. 4. Digital Design Principles and Practices, John F. Wakerly, Prentice-Hall, 2000. 		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

• Întrucât această disciplină este una fundamentală în Ingineria Sistemelor, conținutul ei este „clasic” dar de asemenea modern, pentru că familiarizează studenții cu principiile moderne ale Proiectării Logice (utilizarea instrumentelor moderne de simulare și sinteză, proiectare cu dispozitive FPGA și CPLD etc.). Conținutul disciplinei a fost discutat cu actori industriali și academici de primă importanță din România, Europa și U.S.A. și a fost evaluat de mai multe ori de către agențiile guvernamentale românești cum ar fi CNEAA și ARACIS.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Abilități de rezolvare a problemelor	Examen scris	70%
	Prezență, (Inter)activitate		
10.5 Seminar/Laborator	Abilități de rezolvare a problemelor	Examen scris	30%
	Prezență, (Inter)activitate		
10.6 Standard minim de performanță			
• Condiții de participare la examenul scris final: nota de la colocviul de laborator ≥ 5 (≥ 14 puncte din 30,			

minim 5 puncte la fiecare dintre cele 3 probleme) ȘI;
• Condiții de promovare a examenului: nota de la examenul scris ≥ 5 (≥ 32 puncte din 70) ȘI prezența la minim 80% din cursuri;
• Modelarea și rezolvarea problemelor tipice de Proiectare Logică folosind aparatul formal specific domeniului

Data completării	Titular de curs	Titular de seminar / laborator / proiect
12.06.2024	S.I. dr. ing. Florin D. Lisman S.I. dr. ing. Vlad-Cristian Miclea	S.I. dr. ing. Florin D. Lisman S.I. Dr. Ing. Vlad-Cristian Miclea

Data avizării în Departament de Automatica

Director Departament
Prof. dr. ing. Honoriu Vălean

.....

.....

Data aprobarii în Consiliul Facultății de Automatica și Calculatoare

Decan
Prof. Dr. Ing. Mihaela Dinsoreanu